



**FINAL EXAMINATION / PEPERIKSAAN AKHIR
SEMESTER I – SESSION 2020 / 2021
PROGRAM KERJASAMA**

COURSE CODE : DDWE 2163
KOD KURSUS

COURSE NAME : ELECTRONICS 2
NAMA KURSUS ELEKTRONIK 2

YEAR / PROGRAMME : 2 DDWB
TAHUN / PROGRAM

DURATION : 3 HOURS (INCLUDING SUBMISSION HOUR)
TEMPOH 3 JAM (TERMASUK MASA PENGHANTARAN)

DATE : NOVEMBER 2020
TARIKH

INSTRUCTION / ARAHAN:

1. The question paper consists of **2 PARTS**: A and B.
Kertas soalan terdiri daripada 2 BAHAGIAN: A dan B.
2. Answer **ALL** questions and write your answers on the answer sheet.
Jawab SEMUA soalan dan tulis jawapan anda pada kertas jawapan.
3. Write your name, matric no., identity card no., course code, course name, section no. and lecturer's name on the first page (in the upper left corner) and every page thereafter on the answer sheet.
Tulis nama anda, no. matrik, no. kad pengenalan, kod kursus, nama kursus, no. seksyen dan nama pensyarah pada muka surat pertama(penjuru kiri atas)kertas jawapan dan pada setiap muka surat jawapan.
4. Each answer sheet must have a page number written at the bottom right corner.
Setiap helai kertas jawapan mesti ditulis nombor muka surat pada bahagian bawah penjuru kanan.
5. Answers should be handwritten, neat and clear.
Jawapan hendaklah ditulis tangan, kemas dan jelas menggunakan huruf cerai.

WARNING / AMARAN

Students caught copying / cheating during the examination will be liable for disciplinary actions and the faculty may recommend the student to be expelled from sitting for exam.
Pelajar yang ditangkap meniru / menipu semasa peperiksaan akan dikenakan tindakan disiplin dan pihak fakulti boleh mengesyorkan pelajar diusir dari menduduki peperiksaan.

This examination paper consists of **9** pages including the cover.
Kertas soalan ini mengandungi 9 muka surat termasuk kulit hadapan.

**ONLINE EXAMINATION RULES AND
REGULATIONS**
**PERATURAN PEPERIKSAAN SECARA DALAM
TALIAN**

1. Student must carefully listen and follow instructions provided by invigilator.
Pelajar mesti mendengar dan mengikuti arahan yang diberikan oleh pengawas peperiksaan dengan teliti.
2. Student is allowed to start examination only after confirmation of invigilator if all needed conditions are implemented.
Pelajar dibenarkan memulakan peperiksaan hanya setelah pengesahan pengawas peperiksaan sekiranya semua syarat yang diperlukan telah dilaksanakan.
3. During all examination session student has to ensure, that he is alone in the room.
Semasa semua sesi peperiksaan pelajar harus memastikan bahawa dia bersendirian di dalam bilik.
4. During all examination session student is not allowed to use any other devices, applications except other sites permitted by course lecturer.
Sepanjang sesi peperiksaan pelajar tidak dibenarkan menggunakan peranti dan aplikasi lain kecuali yang dibenarkan oleh pensyarah kursus.
5. After completing the exam student must inform invigilator via the set communication platform (eg. WhatsApp etc.) about completion of exam and after invigilator's confirmation leave examination session.
Selepas peperiksaan selesai, pelajar mesti memaklumkan kepada pengawas peperiksaan melalui platform komunikasi yang ditetapkan (contoh: Whatsapp dan lain-lain) mengenai peperiksaan yang telah selesai dan meninggalkan sesi peperiksaan selepas mendapat pengesahan daripada pengawas peperiksaan.
6. Any technical issues in submitting answers online have to be informed to respective lecturer within the given 30 minutes. Request for re-examination or appeal will not be entertain if complains are not made by students to their lecturers within the given 30 minutes.
Sebarang masalah teknikal dalam menghantar jawapan secara dalam talian perlu dimaklumkan kepada pensyarah masing-masing dalam masa 30 minit yang diberikan. Permintaan untuk pemeriksaan semula atau rayuan tidak akan dilayan sekiranya aduan tidak dibuat oleh pelajar kepada pensyarah mereka dalam masa 30 minit yang diberikan.
7. During online examination, the integrity and honesty of the student is also tested. At any circumstances student is not allowed to cheat during examination session. If any kind of cheating behaviour is observed, UTM have a right to follow related terms and provisions stated in the respective Academic Regulations and apply needed measures.
Semasa peperiksaan dalam talian, integriti dan kejujuran pelajar juga diuji. Walau apa pun keadaan pelajar tidak dibenarkan menipu semasa sesi peperiksaan. Sekiranya terdapat sebarang salah laku, UTM berhak untuk mengikuti terma yang dinyatakan dalam Peraturan Akademik

Excerpts from online final exam guidelines
*Petikan daripada panduan peperiksaan akhir
dalam talian Universiti Teknologi Malaysia*

PART A (30 MARKS) / BAHAGIAN A (30 MARKAH)

- Q1 Explain briefly the methods used to obtain an ac equivalent circuit of an amplifier.

Terangkan secara ringkas cara menghasilkan litar setara au dalam penguat.

(4 marks / markah)

- Q2. Figure Q2 show the graph of g_m versus V_{gs} . Determine:

Rajah Q2 menunjukkan graf g_m melawan V_{gs} . Tentukan:

- a) g_{m0}
- b) V_p
- c) I_{DSS}

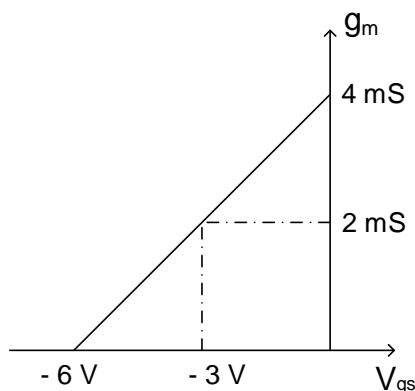


Figure Q2 / Rajah Q2

(6 marks / markah)

- Q3. Refer to Figure Q3, determine the total voltage gain, A_{VT} (in dB), the input impedance and the output impedance.

Rujuk pada Rajah Q3, tentukan gandaan voltan keseluruhan, A_{VT} (dalam dB), galangan masukan dan galangan keluaran.

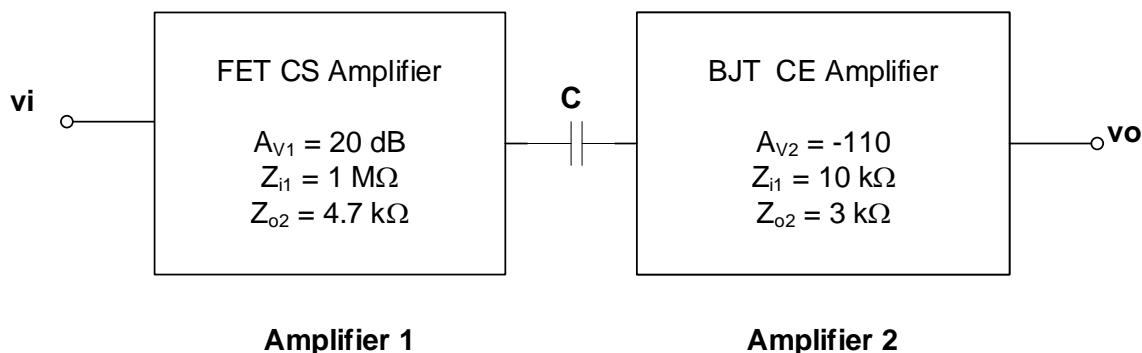


Figure Q3 / Rajah Q3

(6 marks / markah)

- Q4 a) Give two (2) application circuits of operational amplifier.

Berikan dua (2) litar aplikasi penguat kendalian.

- b) Define / Definasikan:

- Differential mode gain / *Gandaan mod kebezaan*
- Common mode gain / *Gandaan mod sepunya*

(6 marks / markah)

- Q5 a) With aid of diagram, explain the differences between negative feedback and positive feedback.

Berbandarkan gambar rajah, terangkan perbezaan antara suap balik negatif dan suap balik positif.

- b) State four (4) advantages of negative feedback.

Nyatakan empat (4) kelebihan suap balik negatif.

(8 marks / markah)

PART B (70 MARKS) / BAHAGIAN B (70 MARKAH)

Q6. Refer to Figure Q6.

- (a) Sketch and label ac equivalent circuit using r_e model. Assume $r_o = \text{infinite}$
- (b) Determine Z_i , Z_o and A_{VNL} .
- (c) Determine A_{VL} , A_{VS} and A_I .
- (d) Given $V_s = 20\text{mV}_p$ sine wave, sketch and label V_o with reference to V_s .

Rujuk pada Rajah Q6.

- (a) Lakar dan labelkan litar setara au menggunakan model r_e . Anggap $r_o = \text{infiniti}$.
- (b) Tentukan Z_i , Z_o dan A_{VNL} .
- (c) Tentukan A_{VL} , A_{VS} dan A_I .
- (d) Diberi $V_s = 20\text{mV}_p$ gelombang sinus, lakar dan labelkan V_o merujuk pada V_s .

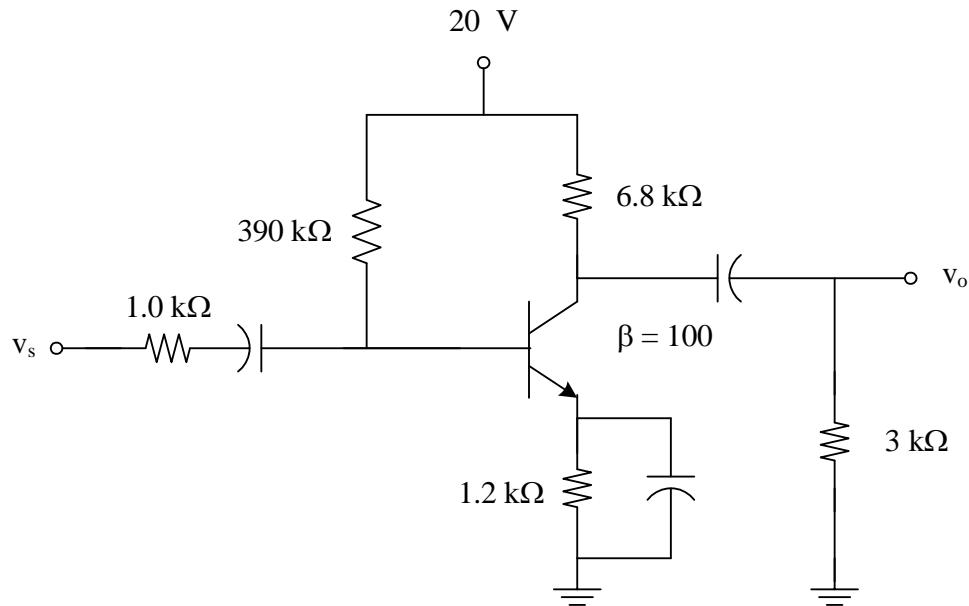


Figure Q6 / Rajah Q6

(15 marks / markah)

Q7. Referring to Figure Q7,

- draw and label the ac equivalent circuit.
- determine Z_i , Z_o and A_v .
- if the input voltage is $20 \text{ mV}_{\text{rms}}$ sine wave, sketch and label the output voltage, V_o , with reference to the input voltage, V_i

Merujuk kepada Rajah Q7,

- lukis dan labelkan litar setara au.
- tentukan Z_i , Z_o dan A_v .
- jika voltan masukan adalah $20 \text{ mV}_{\text{pmka}}$ gelombang sinus, lakar dan labelkan voltan keluaran, V_o , merujuk pada voltan masukan, V_i .

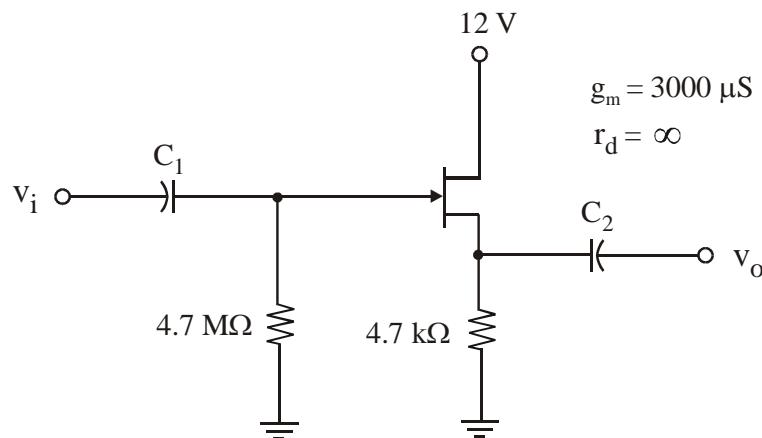


Figure Q7 / Rajah Q7

(15 marks / markah)

Q8. Refer to Figure Q8.

- a) Draw and label the ac equivalent circuit.
- b) Calculate Z_i , Z_o , A_{V1} , A_{V2} and A_{VT} .
- c) Sketch and label the output voltage, V_o , with reference to the input voltage, V_i .

Rujuk pada Rajah Q8.

- a) *Lukis dan labelkan litar setara au.*
- b) *Kirakan Z_i , Z_o , A_{V1} , A_{V2} dan A_{VT} .*
- c) *Lakar dan labelkan voltan keluaran, V_o , dengan merujuk pada voltan masukan, V_i .*

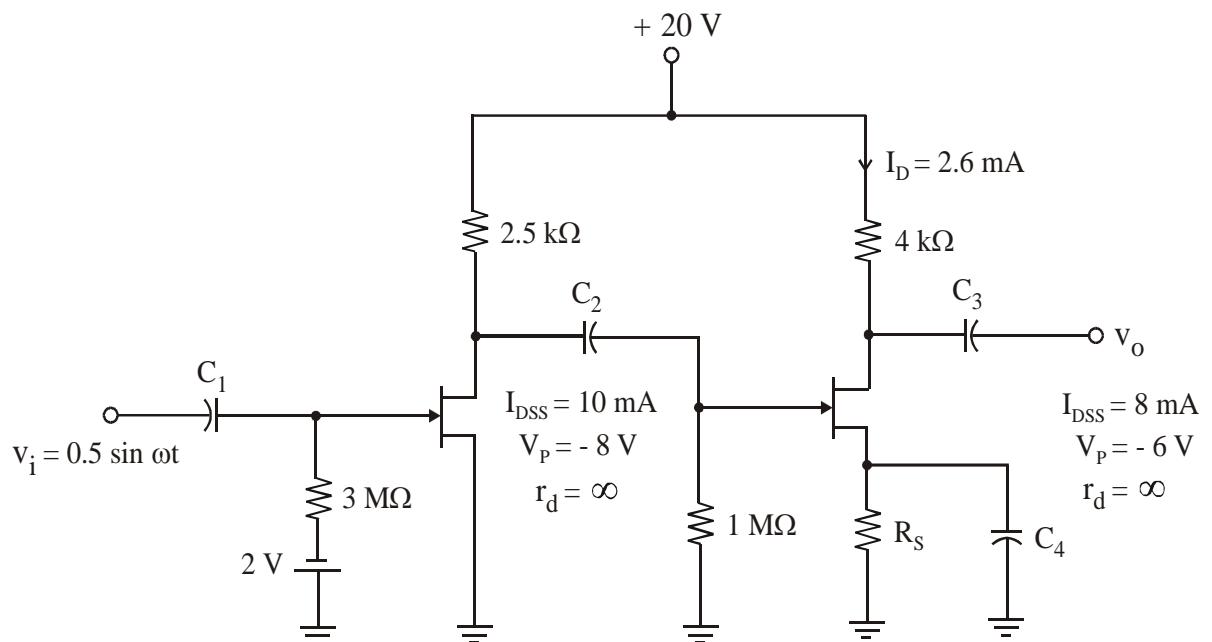


Figure Q8 / Rajah Q8

(20 marks / markah)

Q9 (a) Referring to Figure Q9(a),

- i) State the application of the operational amplifier
- ii) Sketch and label the output voltage, V_o

Merujuk Rajah Q9(a),

- i) Nyatakan aplikasi penguat kendalian tersebut.
- ii) Lakar dan labelkan voltan keluaran, V_o

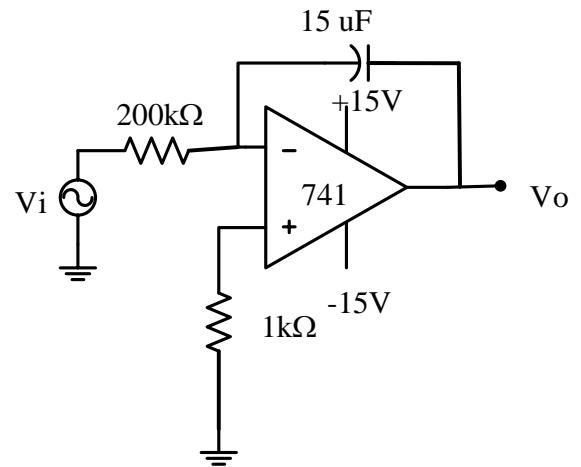
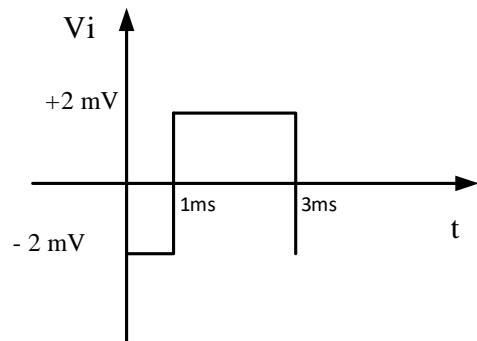


Figure Q9(a) / Rajah Q9(a)

(10 marks / markah)

- b) Referring to the operational amplifier circuit in Figure Q9(b), calculate the output voltage, V_{O1} , V_{O2} and V_o .

Merujuk kepada litar penguat kendalian Rajah Q9(b), kirakan voltan keluaran, V_{O1} , V_{O2} dan V_o .

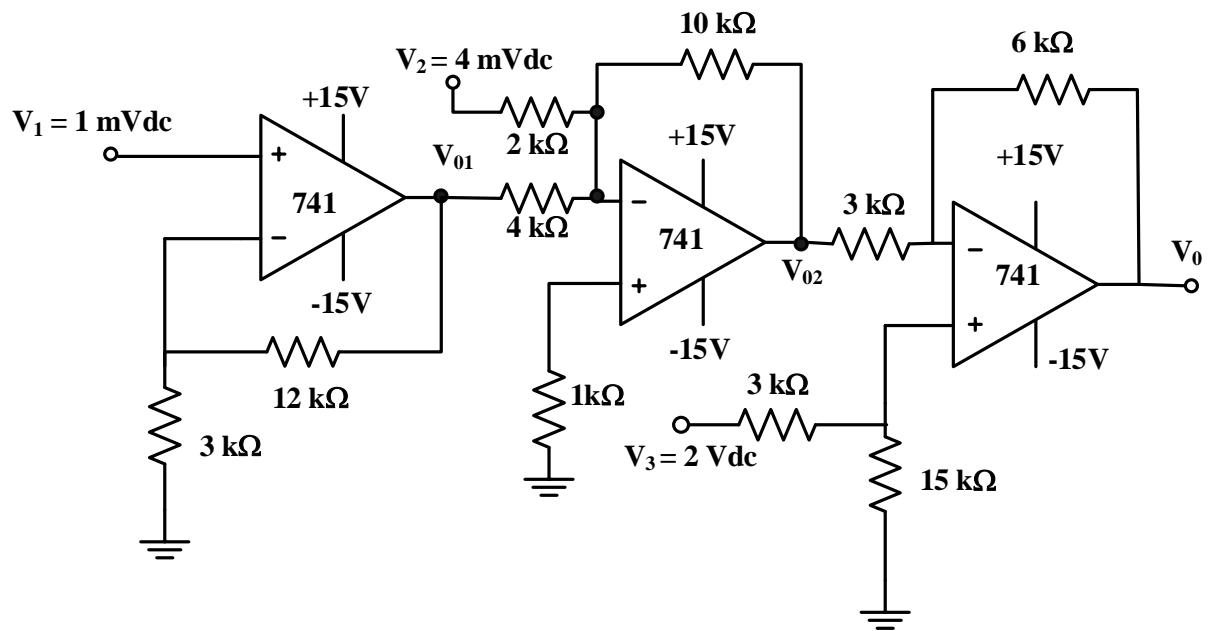


Figure Q9(b) / Rajah Q9(b)

(10 marks / markah)